



به نام پروردگار توانا

پردازش موازی

ترجمه فصل دوم

از کتاب

INTRODUCTION TO PARALLEL PROCESSING

ALGORITHMS AND ARCHITECTURES

BY:

BEHROOZ PARHAMI

استاد: دکتر آرش قربان نیا

ترجمه و ویرایش: سمانه سادات علوی فر

پانیز 1390

طعم الگوریتم‌های موازي

در این بخش 5 عمل اصلي ساده که به عنوان پایه‌های سازنده معماری موازي هستند و در بخش 2.1 تعریف شد را بررسی می‌کنیم و الگوریتم‌های متناظر با 4 معماری موازي را نیز بررسی خواهیم کرد: آرایه خطي، درخت باینري، مش دو بعدي و اشتراك گذاری ساده متغیرهای کامپیوتری. (بخش 2.2 را ببینید) این تمرین‌ها ما را به محاسبات موازي معرفی می‌کند و همچنین اثر متقابل بین الگوریتم و معماری و پیچیدگی محاسبات موازي (تحلیل و حدود) را بررسی می‌کند. همچنین پایه‌های اصلي محاسباتی که برای ما مهم است و در طول کتاب استفاده شده‌اند را خواهیم دید.

بعضی از معماری‌ها را به طور عمیق‌تر در فصل‌های بعدي خواهیم خواند.

موضوعات فصول عبارتند از :

- 2.1 برخی از محاسبات ساده
- 2.2 برخی از معماری‌های ساده
- 2.3 الگوریتم‌های آرایه خطي
- 2.4 الگوریتم‌های درخت باینري
- 2.5 الگوریتم‌های مش دو بعدي
- 2.6 الگوریتم‌های متغیرهای اشتراکی

2.1 چند محاسبه ساده

در این بخش 5 محاسبه ابتدایی و زیربنایی را تعریف می‌کنیم:

- 1- محاسبات زنجیره‌ای (کاهش، گنجایش ورودی)
- 2- محاسبات پیشوندی موازی (محاسبات موازی)
- 3- مسیریابی بسته‌ای
- 4- همه پخش و نسخه عمومی‌تر آن چند پخشی (انتشاری)
- 5- مرتب کردن رکوردها بر مبنای کلیدشان (صعودی یا نزولی)

Semi group computing محاسبات زنجیره‌ای (کاهش، گنجایش ورودی):

* به عنوان عملگر باینری شرکت پذیر:

مثال :

$$(x * y) * z = x * (y * z)$$

به ازای هر $x, y, z \in S$

A زنجیره‌ای ساده از جفت $(S, *)$ است که S مجموعه‌ای از عناصر است که * روی آن تعریف می‌شود.

محاسبات زنجیره‌ای (که همچنین کاهش یا گنجایش ورودی نیز خوانده می‌شود.) به صورت زیر تعریف می‌شود:

لیست n مقداری x_0, x_1, \dots, x_{n-1} را می‌گیرد و محاسبه زیر را انجام می‌دهد:

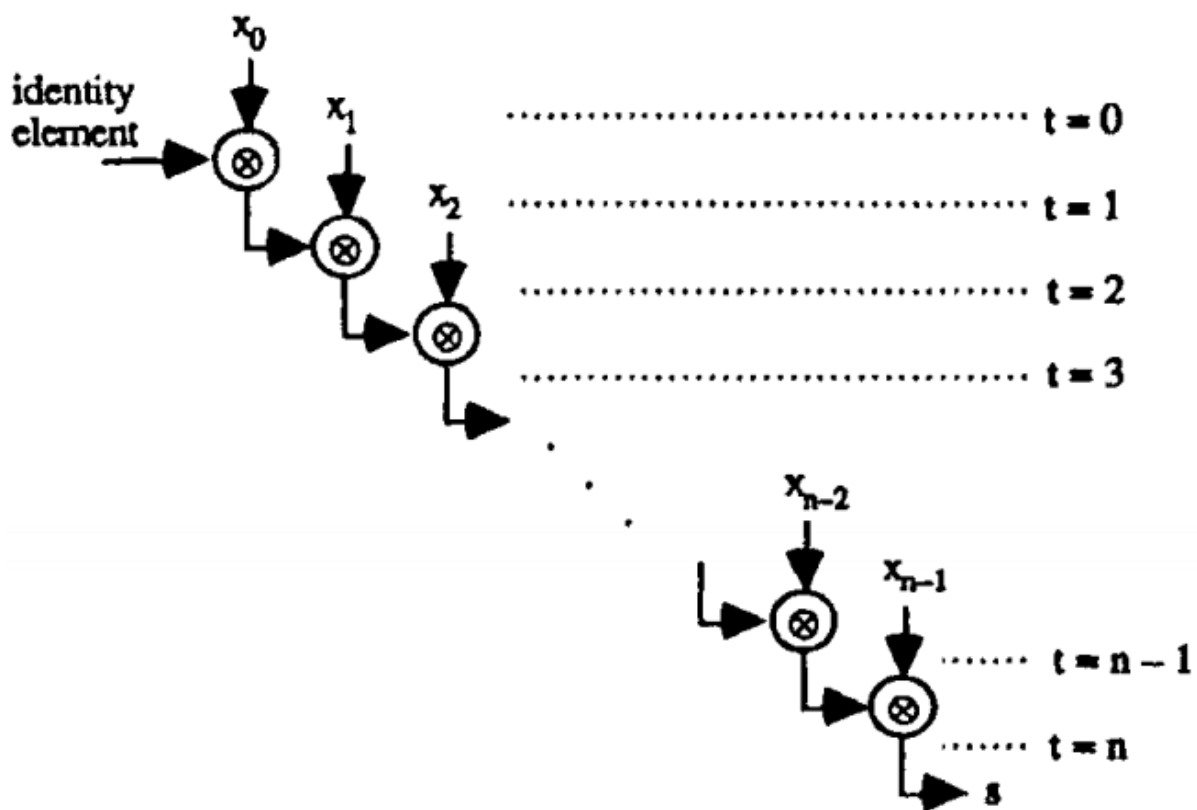
$$x_0 * x_1 * \dots * x_{n-1}$$

این عملگر می‌تواند یکی از عملیات $+, -, \times, \div, \cup, \cap, \vee, \wedge$ باشد. اپراتور * ممکن است جا به جایی پذیر باشد یا خیر. لذا ممکن است $x * y = y * x$ درست باشد یا نه. (همه مثال‌های



بالا در این رابطه صدق می‌کنند ولی به عنوان مثال محاسبه کری صدق نمی‌کند.)

این نکته آخر بسیار مهم است؛ تا زمانی که الگوریتم موازی بتواند مقادیر قابل توجهی از عبارات را با استفاده از بخش بندی طرح‌ها محاسبه کند، این مقادیر باید در نهایت به صورت چپ به راست ترکیب شوند. شکل 2.1 محاسبات زنجیره‌ای را در تک پردازنده نشان می‌دهد.



شکل 2.1 محاسبات زنجیره‌ای در تک پردازنده

محاسبات پیشوندی موازی:

با فرض مشابه پاراگراف قبلی، محاسبات پیشوندی موازی به عنوان ارزیابی همزمان همه پیشوندهای عبارت $x_0 * x_1 * \dots * x_{n-1}$ است که $(x_0, x_0 * x_1, x_0 * x_1 * x_2, \dots, x_0 * x_1 * \dots * x_n)$.



توجه کنید که i امین پیشوند، عبارت برابر است با $S_i = x_0 * x_1 * x_2 * \dots * x_i$.

توضیح راجع به شدت جابه جایی پذیری، یا فقدان آن از عملگر باینری $*$ در این جا به خوبی کاربرد دارد. گراف نمایش دهنده محاسبات موازی در تک پردازنده شبیه شکل 2.1 است اما مقادیر میانی و همچنین خروجی را نیز دارد.

مسیریابی بسته‌ای:

بسته اطلاعات در پردازنده i ام مستقر است و باید به پردازنده j ام فرستاده شود. مشکل، مسیریابی کردن بسته طی پردازنده‌های میانی است که لازم است مقصد را تا حد امکان به سرعت پیدا کند. در واقع مشکل وقتی است که چندین رقابت پیش می‌آید. وقتی که چندین بسته هر کدام با مقصد خودشان در پردازنده‌های جداگانه مستقر هستند، در این حالت مسیرهای بسته ممکن است با بسته دیگری تداخل پیدا کند که به پردازنده‌های میانی بروند. (در مسیریابی تداخل پیش بیاید).

وقتی هر پردازنده حداکثر یک بسته برای فرستادن و دریافت کردن داشته باشد، مسئله مسیریابی بسته‌ها ارتباط یک به یک یا مسیریابی 1-1 نامیده می‌شود.

همه پخشی : انتشاری

گرفتن مقدار مشخص a از پردازنده معین i و انتشار آن به همه پردازنده‌ها به سرعت ممکن. که در پایان همه پردازنده‌ها به آن دست می‌یابند یا مقدار را می‌شناسند. این روش گاهی به ارتباط یک به چند منسوب است.

عمومی‌ترین مورد این عملیات که ارتباط یک به چند است، به عنوان چند پخشی یا Multicasting شناخته می‌شود.

از نقطه نظر برنامه نویسی داریم:

$X_j = a$ for $1 \leq j \leq p$ (Broadcasting)

For $j \in G$ (Multicasting)



وقتي G يك گروه چند پخشي باشد و X_j يك متغير محلي در پردازنده j .

مرتب سازي¹:

به جاي مرتب سازي يك مجموعه از رکوردها، هر کدام با كليد و عناصر داده، براي ساده سازي ما روي مرتب کردن مجموعه ای از كليدها تمرکز می کنیم. مساله مرتب سازي ما به اين صورت تعريف می شود:

گرفتن لیستی از n كليد $x_{i0}, x_{i1}, \dots, x_{in-1}$ به طوري كه $x_{i0} \leq x_{i1} \leq \dots \leq x_{in-1}$.

و لذا تنها مرتب سازي كليدها برحسب رتبه غيرنزولي شان را رسیدگی می کنیم.

هر الگوریتمی براي مرتب کردن مقادیر، بر حسب رتبه غيرنزوليشان می تواند به روشي ساده و آسان براي مرتب سازي كليدها برحسب رتبه غير صعودي يا سورت کردن رکوردها تبديل شود.

چند معماری ساده:

در این بخش 4 معماری موازي ساده را تعريف می کنیم:

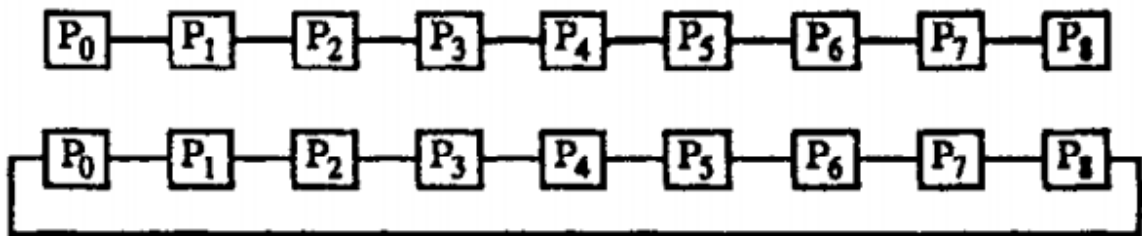
1. پردازنده هایی به صورت آرایه خطي
2. پردازنده هایی به صورت درخت باینري
3. پردازنده هایی به صورت مش دو بعدي
4. چندین پردازنده با متغیرهاي اشتراكي

آرایه خطي:

شکل 2.2 آرایه خطی از 9 پردازنده که از 0 تا 8 شماره گذاری شده‌اند را نشان می‌دهد. قطر آرایه خطی p پردازنده، به عنوان بلندترین کوتاه‌ترین مسافت² بین جفت پردازنده‌ها تعریف می‌شود که $D = p - 1$.

بزرگ‌ترین درجه هر گره به عنوان بیشترین تعداد پیوندها یا کانال‌های ارتباطی که به یک پردازنده مرتبط شده‌اند، تعریف می‌شود که $d = 2$.

حلقه متغیر در شکل 2.2 نیز نمایش داده می‌شود. درجه هر گره 2 است اما کمترین قطر برابر است با $D = \lfloor l/2 \rfloor$.

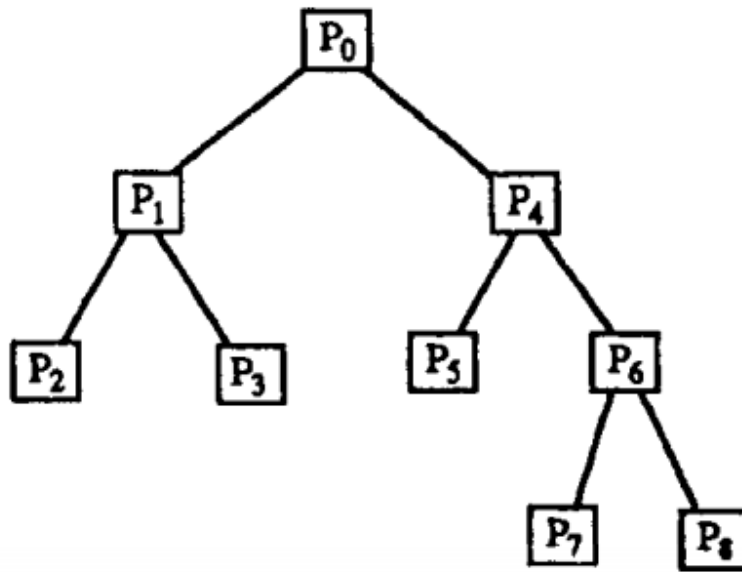


شکل 2. 1 آرایه خطی از 9 پردازنده و متغیر حلقه‌اش

درخت باینری :

شکل 2.3 یک درخت باینری از 9 پردازنده را نشان می‌دهد. این درخت باینری به گونه‌ای بالانس شده که سطح برگ‌ها حداکثر یک واحد اختلاف دارند.

² Longest of the shortest distances



شکل 2. 2. درخت باینری بالانس شده (غیر کامل) از 9 پردازنده

اگر همه سطوح برگ‌ها یکسان و برابر باشند و همه پردازنده‌های غیربرگ 2 فرزند داشته باشند، درخت باینری، "کامل" خوانده می‌شود. قطر درخت باینری کامل برابر است با :

$$2\log_2(p + 1) - 2$$

به صورت کلی‌تر، قطر معماری درخت باینری بالانس شده برابر است با :

$$2\lfloor \log_2 p \rfloor$$

یا

$$2\lfloor \log_2 p \rfloor - 1$$

بر اساس قرار دادن گره‌های برگ در آخرین سطح.

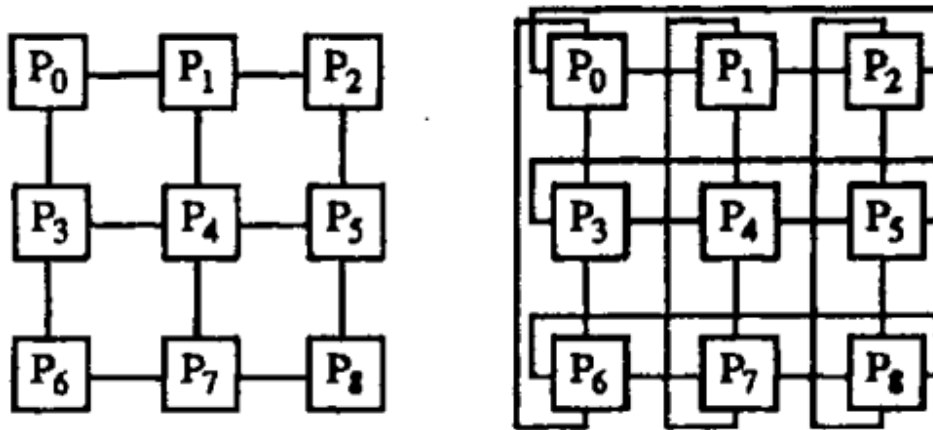
متاسفانه آرایه خطی، با معماری درخت باینری p پردازنده ممکن است چندین تفاوت داشته باشد. معمولاً این مشکلی نیست که همیشه در درخت‌های باینری کامل با آن

سرو کار داریم.

بزرگ‌ترین (max) درجه هر گره در درخت باینری برابر است با $d = 3$.

مش دو بعدي:

شکل 2.4 يك مش دو بعدي از 9 پردازنده را نشان می‌دهد. قطر پردازنده در مش دوبعدي مربعي برابر است با : $2\sqrt{p} - 2$



شکل 2. 3 مش دوبعدي از 9 پردازنده

به طور کلی‌تر مش لزوماً نباید مربعي باشد.

$$p \text{ پردازنده} = r * \frac{p}{r}$$

قطر مش دوبعدي p پردازنده $= \left(r * \left(\frac{p}{r} \right) \right)$ و لذا :

$$D = r + \frac{p}{r} - 2$$

مجدداً، مش‌های دو بعدی چندگانه ممکن است برای همان مقدار p پردازنده موجود باشد. به عنوان مثال : 2×8 یا 4×4 .

مش‌های مربعی معمولاً ترجیح داده می‌شوند زیرا قطر مینیم شده دارند (min بهینه).

متغیرهای torus همانطور که در شکل 2.4 نشان داده شده‌اند، لینک‌هایی برای توسعه و بسط سطرها و ستون‌ها یا دورگردی در مش هستند. (اشاره به لینک‌های گردش‌ی دور مش)

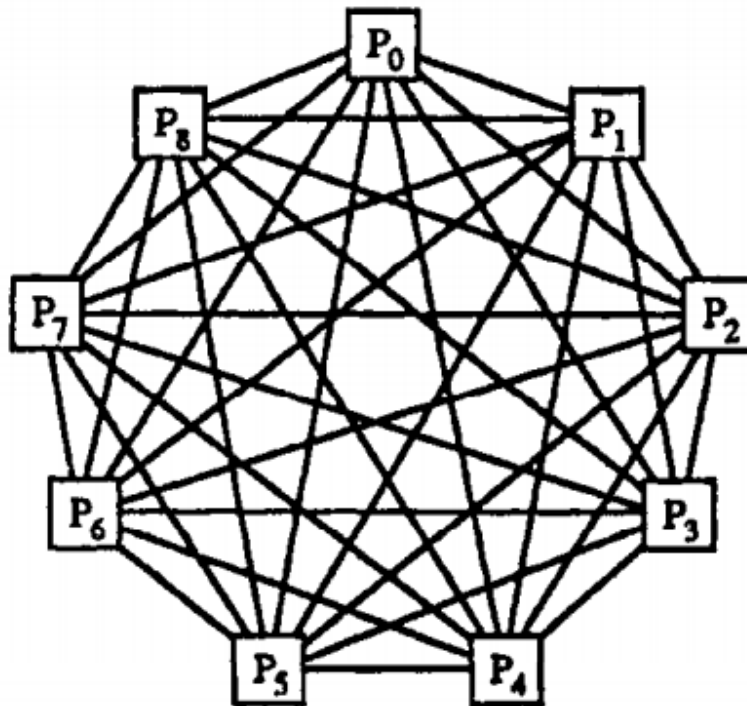
درجه نودها برای هر مش دو بعدی و (مجموع torus) برابر است با : $d = 4$.

اما یک p پردازنده $r \times \frac{p}{r}$ توریسی قطر کمتری دارد:

$$D = \left\lfloor \frac{r}{2} \right\rfloor + \left\lfloor \frac{p}{2r} \right\rfloor$$

حافظه اشتراکی:

یک پردازنده چندگانه با حافظه اشتراکی می‌تواند به صورت یک گراف کامل مدل شود که هر نود آن با همه نودهای دیگر ارتباط دارد و در شکل 2.5 نمایش داده شده است.



شکل 2. 4 معماری متغیر اشتراکی مدل شده روی یک گراف کامل

برای $p = 9$ ، در مش دو بعدی شکل 2.4، پردازنده 0، می‌تواند مستقیماً به P_1 و P_3 داده بفرستد یا از آنها بگیرد، اگرچه با واسطه نیز می‌تواند با P_4 داده تبادل کند.

در پردازنده‌های چند گانه با حافظه اشتراکی، هر قطعه داده می‌تواند مستقیماً قابل دسترسی به همه پردازنده‌ها باشد. (ما فرض می‌کنیم که هر پردازنده می‌تواند داده را به طور همزمان در همه این $P-1$ پردازنده بدهد یا بگیرد.) قطر $D=1$ یک گراف کامل بیانگر این دسترسی مستقیم است.

درجه نود $d = P - 1$ ، از طرف دیگر بیانگر این نکته است که معماری‌هایی از این دست، اگر هیچ محدودیت مکانی برای دسترسی به داده‌ها نداشته باشند، باید پیاده‌سازی کاملاً گرانی داشته باشند.

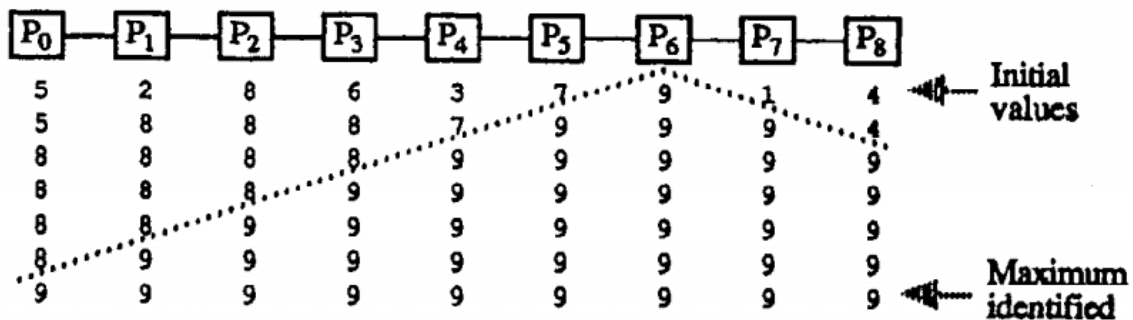
2.3 الگوریتم‌هایی برای آرایه خطی:

محاسبات زنجیره‌ای:

اجازه دهید ابتدا نوع خاصی از محاسبات زنجیره‌ای را بررسی کنیم. برای مثال پیدا کردن بیشترین مقدار.

هرکدام از p پردازنده، مقدار ابتدایی را نگهداری می‌کنند و هدف ما برای همه پردازنده‌ها دانستن بزرگ‌ترین این مقادیر است. یک متغیر محلی (بزرگ‌ترین تا اینجا) می‌تواند با مقدار داده خود پردازنده، مقداردهی شود.

در هر گام، پردازنده بیشترین مقدار تا این جا³ را به دو همسایه‌اش می‌فرستد. هر پردازنده، زمان دریافت مقادیر از همسایه‌های راست و چپش، مقدار فعلی را به بزرگ‌ترین این 3 مقدار تنظیم (set) می‌کند. یعنی $\text{Max}(\text{left}, \text{own}, \text{right})$. شکل 2.6 اجرای الگوریتم را برای 9 پردازنده نشان می‌دهد.



شکل 2.6 پیدا کردن بیشترین مقدار در آرایه خطی از 9 پردازنده

خطوط نقطه چین در شکل 2.6 نشان می‌دهد که چگونه بزرگ‌ترین مقدار از P_6 به دیگر پردازنده‌ها انتشار می‌یابد. مثلاً در P_6 و P_2 دو مقدار Max وجود داشت، انتشار باید سریع‌تر باشد.

³ max-thus-far

در بدترین حالت، $P-1$ گام ارتباط (هر کدام شامل فرستادن مقدار پردازنده به دو همسایه‌اش) و همان شماره از گام‌های مقایسه‌ای سه مرحله‌ای نیاز است. این بهترین راهی است که می‌توان برای گرفتن قطر آرایه خطی p پردازنده که $D=p-1$ است، امیدوار بود. (قطر بر مبنای کمترین محدوده است.)

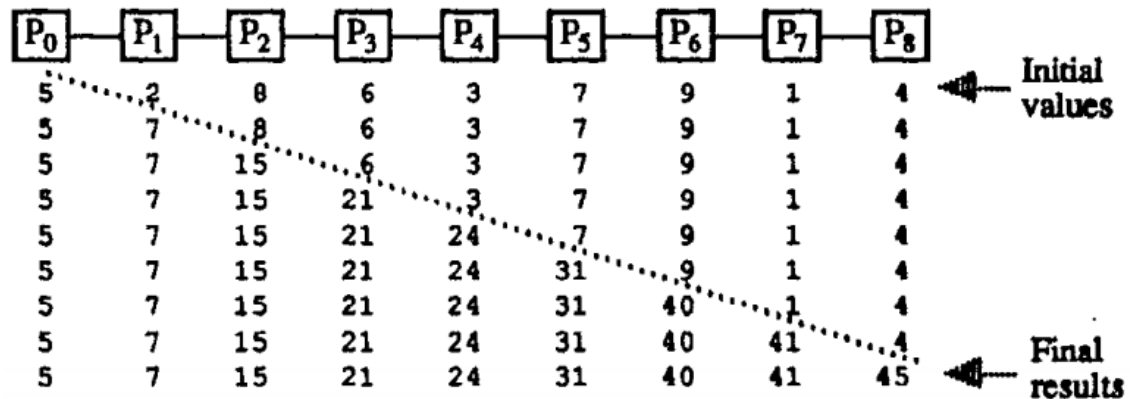
در محاسبات زنجیره‌ای در حالت کلی، پردازنده‌ای که در انتهای سمت چپ آرایه (پردازنده سمت چپی که همسایه ندارد) فعال است و مقادیر داده‌هایش را به راست می‌فرستد. (ابتدا همه پردازنده‌ها در حالت خوابیده و غیر فعال هستند.)

هنگام دریافت مقدار از همسایه سمت چپ، پردازنده فعال می‌شود، عملگر زنجیره‌ای $*$ را اجرا می‌کند. برای مقدار گرفته شده از چپ و مقدار داده خودش، نتیجه را به سمت راست می‌فرستد و مجدداً غیر فعال می‌شود. این موج عملیات انتشار به راست، تا زمانی که سمت راست‌ترین پردازنده، نتیجه مطلوب را بدست آورد ادامه دارد. نتیجه محاسبه شده سپس به همه پردازنده‌ها به سمت چپ منتشر می‌شود.

محاسبات موازی :

اجازه دهید فرض کنیم که می‌خواهیم i امین نتیجه پیشوند در i امین پردازنده را بدست آوریم : $0 \leq i \leq p-1$.

الگوریتم عمومی زنجیره‌ای در پاراگراف قبلی شرح داده شد. در واقع ابتدا محاسبه زنجیره‌ای را اجرا می‌کند و سپس نتیجه نهایی را برای همه پردازنده‌ها پخش می‌کند. پس ما الگوریتمی برای محاسبات پیشوندی موازی داریم که $p-1$ گام ارتباطی ترکیبی دارد.



شکل 2.7 محاسبات مجموع پیشوندها روی آرایه خطی با 9 پردازنده

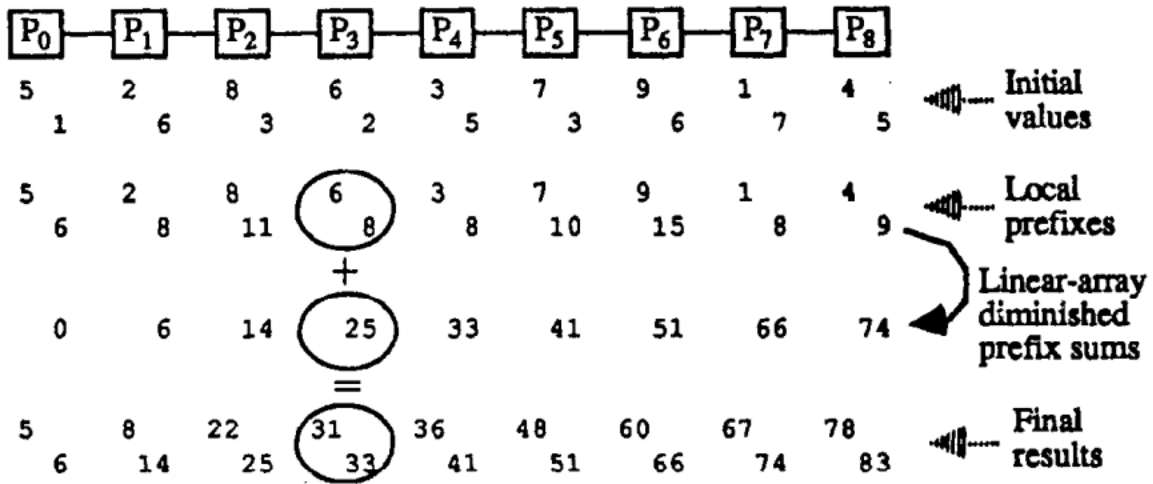
محاسبات پیشوندی موازی مختلف، که در هر پردازنده i با نتیجه پیشوندی مقدار $(i-1)$ ام تمام می‌شود، اغلب سودمند است. این محاسبات پیشوندی کاهش یافته به آسانی می‌تواند اجرا شود، اگر هر پردازنده به جای اینکه مقدار دریافت شده از چپ را به راست بفرستد، در خود نگه دارد. نتایج مجموع پیشوندی کاهش یافته به عنوان مثال برای شکل 2.7 مقادیر زیر است:

0,5,7,15,21,24,31,40,41

تا این جا ما فرض کردیم که هر پردازنده یک مقدار منفرد در خود نگهداری می‌کند.

تعمیم الگوریتم‌های زنجیره‌ای و پیشوندی موازی به حالتی که هر پردازنده ابتدا چندین مقدار داده را به آسانی نگه می‌دارد. شکل 2.8 نشان می‌دهد که محاسبات مجموع پیشوندی موازی با هر پردازنده در ابتدا 2 مقدار نگهداری می‌کند. الگوریتم عبارتند از : هر پردازنده محاسبه پیشوند را در مجموعه داده خودش از سایز $\frac{n}{p}$ (که از ترکیب گام‌های $\frac{n}{p-1}$ گرفته شده است) انجام می‌دهد، سپس محاسبه کاهش یافته پیشوندی موازی را در آرایه خطی مثل بالا $(p-1)$ گام ارتباط - ترکیب) انجام دهد، سپس در نهایت، نتیجه پیشوندی خودش (local) را از ترکیب آخرین محاسبات با پیشوندهای محاسبه شده محلی بدست می‌آورد. $(\frac{n}{p}$ گام ترکیب) . در همه، $2\frac{n}{p} + p - 2$ گام ترکیب و $p-1$ گام

ارتباط مورد نیاز است.



شکل 2. 8 محاسبه مجموع پیشوندها روی آرایه خطی با دو آیتم برای هر پردازنده

مسیر یابی بسته‌ای:

برای فرستادن بسته اطلاعاتی از پردازنده i به پردازنده j در آرایه خطی، ما به سادگی به آن یک برچسب مسیریابی با مقدار $j-i$ متصل می‌کنیم. علامت برچسب مسیریابی معین می‌کند که بسته در کدام سو حرکت می‌کند. (+: راست و -: چپ)

و مقدار آن نیز مشخص می‌کند که چه عملی باید انجام شود (0: پاک کردن بسته، غیر صفر: هدایت بسته). در هر هدایت، مقدار برچسب یک واحد کاهش می‌یابد. بسته‌های چندگانه که از پردازنده‌های مختلف سرچشمه گرفته‌اند می‌توانند پشت سر هم به سمت چپ یا راست، بدون دخالت در یکدیگر جریان یابند.

همه پخشی: (Broadcasting)

اگر پردازنده i بخواهد مقدار i را به همه پردازنده‌ها همه پخشی کند، آن را به عنوان پیام

$\text{rbcast}(a)$ (بخوانید: r - broadcast) به همسایه راستش می‌فرستد و پیام $\text{lbcast}(a)$ را به همسایه چپش می‌فرستد. هر پردازنده که پیام $\text{rbcast}(a)$ را دریافت کرد، به سادگی مقدار a را کپی می‌کند و پیام را برای همسایه بعدش (اگر وجود داشت) می‌فرستد. به طور مشابه پیام $\text{lbcast}(a)$ موجب می‌شود تا a به طور محلی کپی شود و پیام برای همسایه چپ فرووارد شود.

در بدترین حالت، تعداد گام‌های ارتباطی برای همه پخشی برابر است با $p-1$.

مرتب سازی:

ما به دو نسخه مرتب سازی روی آرایه خطی توجه می‌کنیم. با I/O و بدون آن. شکل 2.9 یک الگوریتم مرتب سازی آرایه خطی را نشان می‌دهد که p کلید وارد شده‌اند، مقادیر دریافت شده با مقادیر ثبت شده محلی مقایسه می‌شوند (در ابتدا همه رجیستر های محلی مقدار $+\infty$ را نگهداری می‌کنند). مقدار کوچک‌تر از دو مقدار در رجیستر محلی نگه داشته می‌شود و مقدار بزرگتر به راست منتقل می‌شود. فقط یک بار همه p ورودی‌ها گرفته شده، باید اجازه دهیم $p-1$ چرخه ارتباطی اضافی برای مقادیر کلیدها که در جایگاه‌های مربوطه در آرایه خطی مستقر شده‌اند، عبور کنند. اگر لیست مرتب شده از چپ خارج شود، فاز خروج به سرعت می‌تواند بعد از آخرین مقدار کلید دریافت شده شروع شود. در این مورد آرایه‌ای با نصف سایلنست ورودی، کافی است و ما به طور موثری زمان 0 - برای مرتب سازی داریم. یعنی مجموع زمان مرتب سازی برابر است با زمان I/O.

اگر مقدار کلیدها برای هر پردازنده، از قبل در جایشان بود، پس الگوریتم جابه جایی زوج - فرد می‌تواند برای مرتب سازی استفاده شود. مجموع p گام نیاز است.

در گام شماره فرد، پردازنده‌های شماره فرد، مقادیر را با همسایه‌های راست شماره زوجشان مقایسه می‌کنند. اگر مقادیر خارج از ترتیب بود، 2 پردازنده مقادیرشان را جابه جا

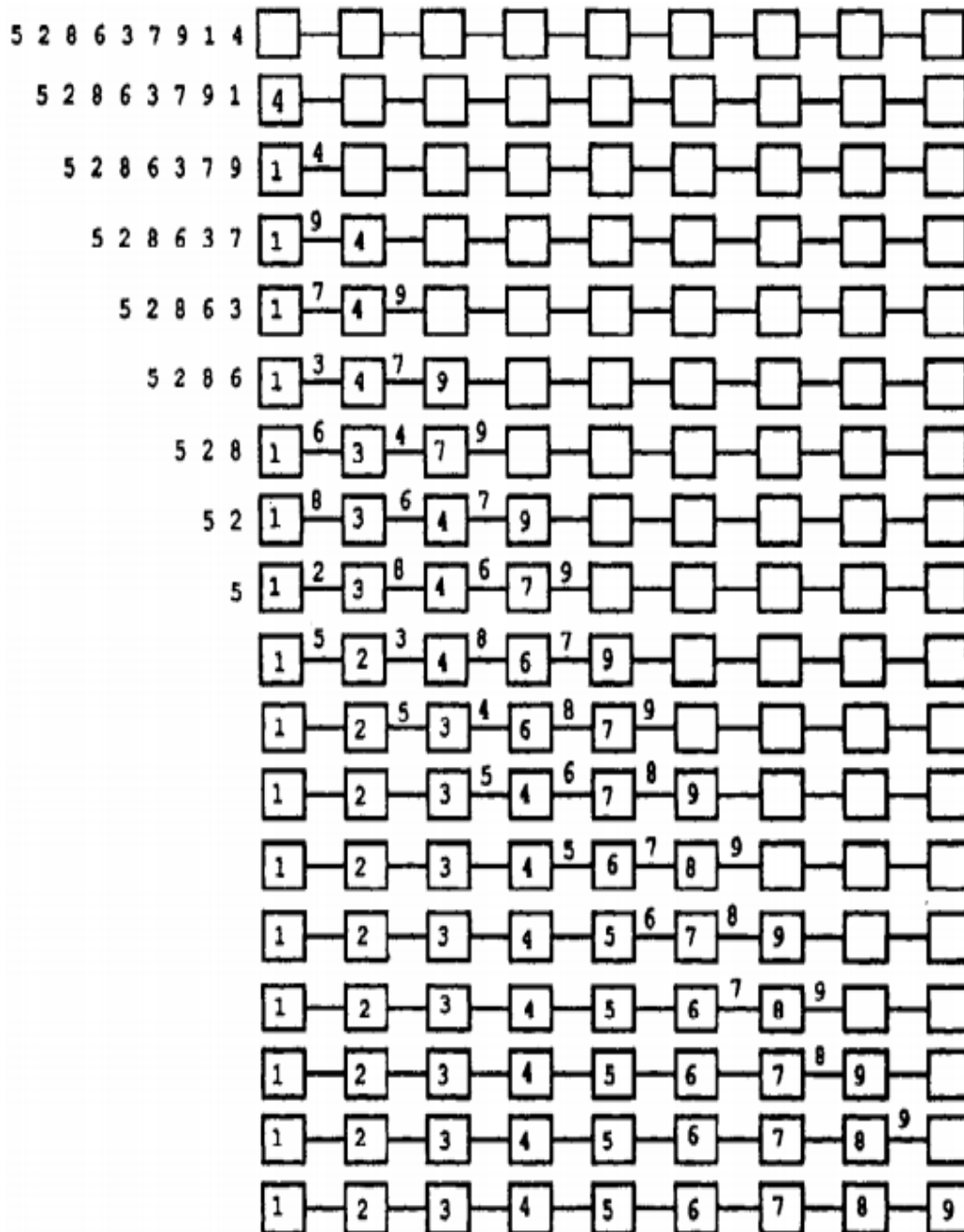
می‌کنند.

17

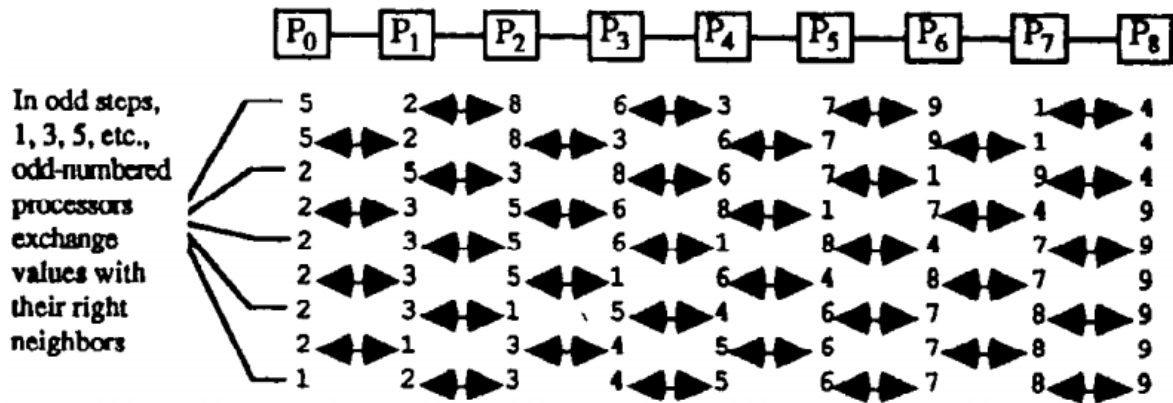
به طور مشابه در گام شماره زوج، پردازنده‌های شماره زوج مقادیر را با همسایه‌های راستشان (مقایسه - جا به جا) می‌کنند. (شکل 2.10)

در بدترین حالت ممکن، بزرگ‌ترین مقدار کلید در پردازنده 0 مستقر شده است و باید همه مسیر را تا انتهای آرایه برود. که این امر به $p-1$ حرکت به سمت راست نیاز دارد. یک گام باید اضافه شود زیرا هیچ حرکتی در گام اول رخ نداده است. البته یک جابه جایی زوج - فرد باید استفاده شود ولی این مسئله در پیچیدگی زمانی الگوریتم ما برای بدترین حالت آرایه خطی 9 پردازنده‌ای تاثیری نخواهد داشت.

توجه کنید که الگوریتم جابه جایی زوج - فرد از p پردازنده برای مرتب کردن p کلید در p گام (مقایسه - تعویض) بهره می‌گیرد.



18



شکل 2. 10 مرتب سازی جابه جایی زوج - فرد روی آرایه خطی

چه چیز این الگوریتم خوب است؟ در واقع خواص الگوریتم یاد شده چیست؟ اجازه دهید که الگوریتم جابه جایی زوج - فرد را با رجوع به معیارهای مختلف مطرح شده در بخش 1.6 ارزیابی کنیم.

بهترین الگوریتم‌های مرتب سازی ترتیبی، مرتبه $p \log p$ گام مقایسه - تعویض برای مرتب کردن یک لیست سایز p می گیرند. اجازه دهید برای ساده سازی فرض کنیم، که دقیقاً $p \log_2 p$ گام دارد.

پس داریم:

$$T(1) = W(1) = p \log_2^p$$

$$T(p) = p$$

$$W(p) = \frac{p^2}{2}$$

$$S(p) = \log_2^p$$

$$E(p) = \frac{(\log_2 p)}{p}$$

$$R(p) = \frac{p}{2 \log_2 p}$$

$$U(p) = \frac{1}{2}$$

$$, Q(p) = 2 \frac{(\log_2 p)^3}{p^2}$$

در اغلب موقعیت‌های تمرین، تعداد n کلید که مرتب می‌شوند (مسئله سائز) از تعداد p پردازنده بزرگ‌تر هستند (سائز ماشین). الگوریتم مرتب سازی جابه جایی زوج – فرد ابتدا هر پردازنده لیست خودش را از سائز $\frac{n}{p}$ با استفاده از هر الگوریتم مرتب سازی ترتیبی کارا، مرتب می‌کند. اجازه دهید بگوئیم که این امر $\left(\frac{n}{p}\right) \log_2 \frac{n}{p}$ گام مقایسه – تعویض دارد.

سپس مرتب سازی جابه جایی زوج – فرد مثل قبل اجرا می‌شود به جز اینکه هر گام مقایسه – تعویض با گام ادغام – شکاف جایگزین می‌شود. که 2 پردازنده‌های مرتبط زیر لیست‌هایشان از سائز $\frac{n}{p}$ را باهم در یک لیست منفرد از سائز $2 \frac{n}{p}$ ادغام می‌کنند و سپس لیست را از وسط به دو نیم تقسیم می‌کنند، یک پردازنده نیمه کوچکتر را نگهداری می‌کند و دیگری نیمه بزرگتر را.

به عنوان مثال اگر P_0 لیست $(1,3,7,8)$ را نگه دارد و P_1 لیست $(2,4,5,9)$ را داشته باشد، یک گام ادغام – شکاف، لیست‌ها را به ترتیب به دو لیست زیر تبدیل می‌کند:

$$(1,2,3,4) , (5,7,8,9)$$

از آنجایی که لیست‌ها سورت شده‌اند، گام ادغام شکاف نیاز به $\frac{n}{p}$ گام مقایسه – تعویض

دارد.

بنابراین مجموع زمان این الگوریتم برابر است با:

$$\left(\frac{n}{p}\right) \log_2 \frac{n}{p} + n$$

توجه کنید که اگر $P < \log_2 n$ ، اولین عبارت (مرتب سازی محلی) باید قرار بگیرد، تا زمانی که عبارت دوم (ادغام آرایه) برای $P > \log_2 n$ برقرار شود.

برای $P \geq \log_2 n$ ، پیچیدگی زمانی الگوریتم خطی است و برابر با n است. از این رو الگوریتم بسیار کاراتر از نسخه یک - کلید به هر پردازنده است.

یک دیدگاه نهایی راجع به مرتب سازی:

مرتب سازی اصالتاً بسیار مهم است، اما گاهی اوقات در مسیریابی نیز به ما کمک می‌کند، فرض کنید مقادیر داده توسط p پردازنده آرایه خطی که با دیگر پردازنده‌ها تعیین مسیر شده‌اند، نگه داشته می‌شوند. مثل اینکه مقصد هر مقدار متفاوت از بقیه است. این مسئله "جایگشت مسیریابی" نام دارد زیرا p مقصد متمایز باید $0, 1, 2, \dots, P-1$ باشند، شکل دادن رکوردها با آدرس مقصد به عنوان کلید و مرتب سازی آن رکوردها باعث می‌شود که هر رکورد در مسیر صحیح پایان یابد.

در نتیجه، جایگشت مسیریابی در آرایه خطی احتیاج به P گام مقایسه - تعویض دارد. بنابراین به طور موثر، P بسته در مقدار زمان مشابه مسیریابی می‌شوند که برای مسیر یابی یک بسته منفرد در بدترین حالت نیاز است.

2.4 الگوریتم درخت باینری:

در الگوریتم‌هایی که برای پردازنده‌های درخت باینری است، فرض می‌کنیم که عناصر

داده، در ابتدا فقط در پردازنده‌های برگ نگه داشته می‌شوند.

پردازنده‌های غیر برگ (داخلی) در محاسبات شرکت می‌کنند، اما عناصر داده را در خود نگه نمی‌دارند. این ساده سازی فرض موجب آرامش شده و الگوریتم را ساده‌تر می‌کند. تقریباً نیمی از نودهای درخت باینری، نود برگ هستند، ناکارآمدی که از این فرض نتیجه می‌شود، زیاد بزرگ نیست و قابل اغماض است.

محاسبات زنجیره‌ای:

معماری درخت دودویی به طور ایده آل برای این محاسبات مناسب است. (به این دلیل که محاسبات زنجیره‌ای اغلب به محاسبات درختی منسوب است.)

هر نود داخلی 2 مقدار از فرزندانش دریافت می‌کند (اگر هر کدام از آنها قبلاً مقداری را محاسبه کرده باشند یا نود برگ باشند). عملگر را روی آنها اجرا می‌کند و نتیجه را رو به بالا به والدش پاس می‌دهد. بعد از $\lceil \log_2 p \rceil$ گام، پردازنده ریشه نتیجه محاسبات را دارد.

همه پردازنده‌ها می‌توانند از نتیجه به وسیله عملیات همه پخش از ریشه، آگاه شوند.

زمان کل: $2\lceil \log_2 p \rceil$ گام.

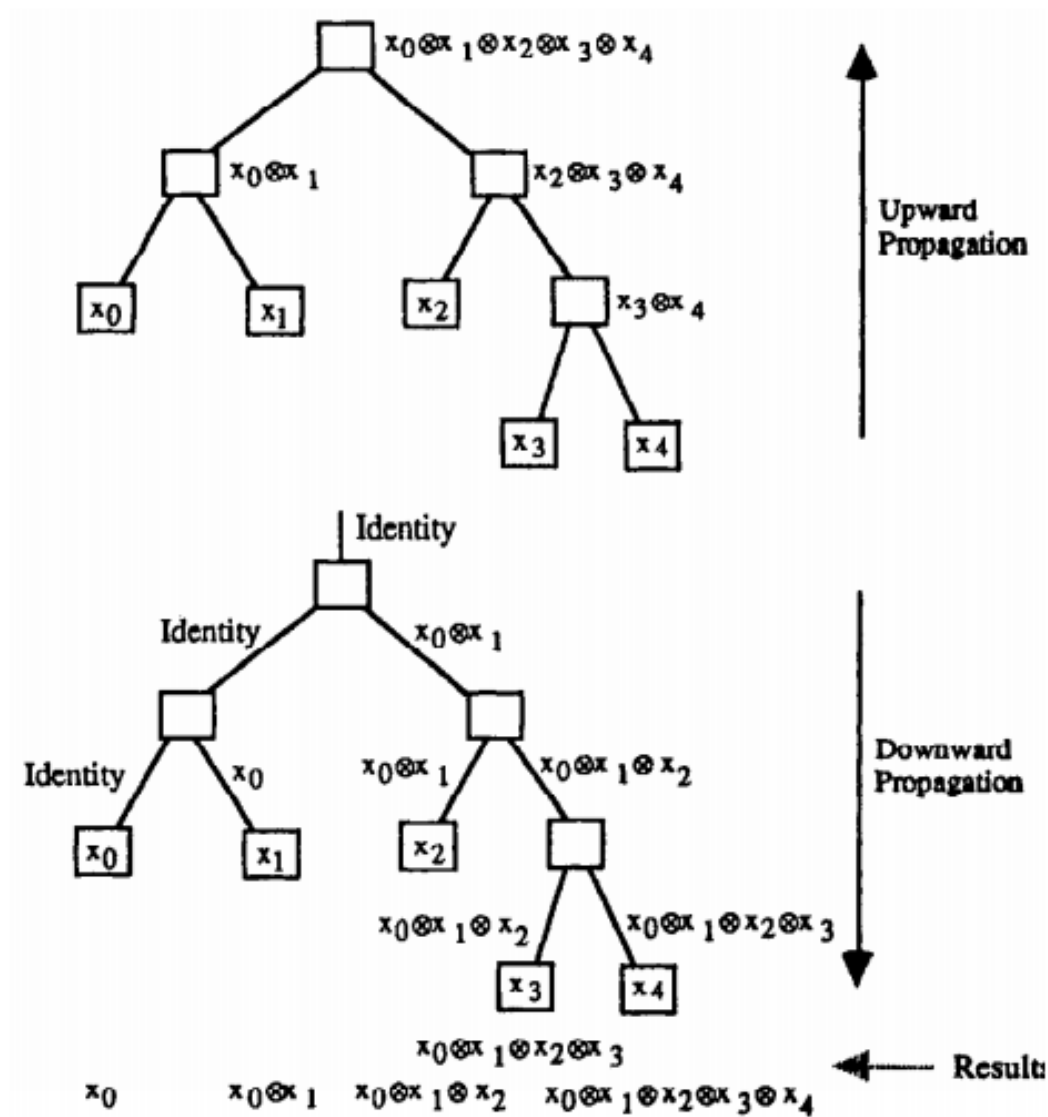
محاسبات پیشوندی موازی:

مجدداً، کاملاً آسان است و می‌تواند به طور بهینه در $2\lceil \log_2 p \rceil$ گام اجرا شود. (فراخوانی که قطر درخت باینری $2\lceil \log_2 p \rceil$ یا $2\lceil \log_2 p \rceil - 1$ است.)

الگوریتم شامل فاز انتشار به سمت بالا است که از حرکت داده به سمت پائین تبعیت می‌کند. همان طور که در شکل 2.11 نشان داده شده است فاز انتشار به سمت بالا همانند حرکت داده به سمت پائین در محاسبات زنجیره‌ای است. در پایان این فاز (مرحله) هر نود نتیجه محاسبات زنجیره‌ای را برای زیر درختش خواهد دانست. مرحله به

صورت زیر است: هر پردازنده، مقداری را که از فرزند چپش دریافت کرده، به خاطر می‌سپارد. هنگام دریافت مقدار از والدش، گره مقدار دریافت شده از بالا را به فرزند چپش پاس می‌دهد و این مقدار و مقداری که از فرزند چپ به فرزند راست آمده را ترکیب می‌کند. ریشه به عنوان عنصر مشخص شده از بالا مشاهده شده و بدین سان فاز رو به پائین با فرستادن عنصر مشخص به چپ و مقدار دریافت شده از فرزند چپ به راست آغاز می‌شود.

در انتهای فاز رو به پائین پردازنده‌های برگ نتایج مربوط به خود را محاسبه می‌کنند.



شکل 11.2 محاسبات پیشوندی موازی روی درخت باینری از پردازنده‌ها

این مورد آموزنده برای دیدن بعضی از برنامه‌های کاربردی از محاسبات پیشوندی موازی در این نقطه آمده است.

لیست گرفته شده از $0_s, 1_s$ رتبه هر کدام در این لیست (مکان مرتبط بین اولی)

می‌تواند با محاسبات مجموع پیشوندی مشخص شود.

Data:	0	0	1	0	1	0	0	1	1	1	0
Prefix sums:	0	0	1	1	2	2	2	3	4	5	5
Ranks of 1s:			1		2			3	4	5	

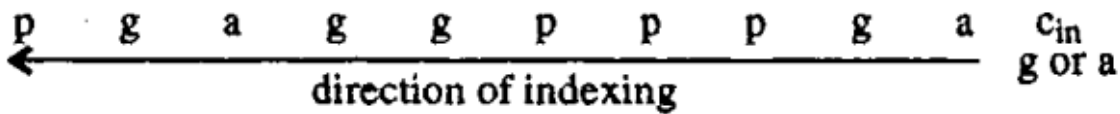
مدار اولویت، لیستی از 0 و 1 به عنوان ورودی‌ها دارد و اولین 1 را از لیست برمی‌دارد (بیشترین اولویت).

تابع مدار اولویت می‌تواند به صورت زیر تعریف شود:

Data:	0	0	1	0	1	0	0	1	1	1	0
Diminished prefix logical ORs:	0	0	0	1	1	1	1	1	1	1	1
Complement:	1	1	1	0	0	0	0	0	0	0	0
AND with data:	0	0	1	0	0	0	0	0	0	0	0

به عنوان مثال آخر محاسبات کری در طراحی جمع کننده می‌تواند به عنوان محاسبات پیشوندی موازی به شیوه زیر تنظیم شود: اجازه دهید "a", "p", "g" را به عنوان رویدادی که موقعیت رقم خاص را در جمع کننده تولید می‌کند، منتشر می‌کند یا کری را خنثی می‌کند، علامت گذاری کنیم .

به عنوان مثال برای جمع کننده اعشاری، این‌ها با مجموع ارقام که بزرگ‌تر از 9 یا برابر با 9 یا کمتر از 9 می‌شوند، رابطه دارند لذا داده ورودی برای مدار کری شامل برداری از عناصر 3 مقداری مثل زیر است:



کری نهایی در موقعیت‌های مختلف می‌تواند به وسیله محاسبات پیشوندی موازی تعریف شود. با استفاده از عملگر کری " $\$$ "، به صورت زیر تعریف می‌شود:

$(X \in \{g, p, a\})$ را به عنوان کری ورودی به موقعیت ببینید.

در واقع اگر هر نود در دو درخت شکل 2.11 با مقدار منطقی مربوط به عملگر کری جایگزین شوند، مدار پیش بینی کری 5- رقمی نتیجه خواهد شد.

مسیریابی بسته‌ای:

الگوریتمی که برای مسیریابی بسته اطلاعاتی از پردازنده i به پردازنده j در درخت دودویی از پردازنده‌ها ست متکی بر طرح شماره گذاری پردازنده‌ها است.

طرح شماره گذاری پردازنده‌ها در شکل 2.3 نشان داده شده است، برای این منظور بهترین نیست اما در این جا برای توسعه الگوریتم مسیریابی می‌تواند استفاده شود. طرح شاخص گذاری شکل 2.3 به عنوان "پیش مرتب کردن"⁴ شاخص گذاری شناخته می‌شود و تعریف بازگشتی زیر را دارد:

نودهایی که در زیر درخت هستند با اولین شماره گذاری نود ریشه شماره می‌شوند، پس ابتدا زیر درخت چپ و در نهایت زیر درخت راست. شاخص هر نود از همه شاخص‌های اولاد کمتر بود.

فرض می‌کنیم که هر نود، از شاخص خود در زیر درخت نیز آگاه است، کدام در زیر درخت کوچک‌تر است، و می‌داند که بزرگ‌ترین شاخص نود در زیر درخت چپ و راست کدام

⁴ preorder

است. بسته در این مسیر از نود i تا نود مقصد و مقیم درنود خودش در همان لحظه، طبق این الگوریتم مسیریابی می‌شوند.

```

if  $dest = self$ 
then remove the packet {done}
else if  $dest < self$  or  $dest > maxr$ 
  then route upward
  else if  $dest \leq maxl$ 
    then route leftward
    else route rightward
  endif
endif
endif

```

الگوریتم هیچ فرضی راجع به درخت نمی‌سازد مگر اینکه درخت دودویی باشد. به طور خاص، درخت نیازی به کامل بودن یا حتی بالانس بودن ندارد.

همه بخشی:

پردازنده i ، داده مطلوب را به سمت بالا به پردازنده ریشه می‌فرستد و سپس ریشه، داده را به سمت پائین برای همه پردازنده‌ها broadcast می‌کند.

مرتب سازی:

می‌توانیم از الگوریتم مشابه حبابی⁵ استفاده کنیم که اجازه می‌دهد که کوچک‌ترین عناصر در برگها به صورت حباب به سمت اولین پردازنده ریشه بالا بیایند، لذا به ریشه اجازه می‌دهند که همه عناصر داده را به صورت (غیر نزولی) ببیند. ریشه سپس عناصر را با نظم مناسب به نودهای برگ می‌فرستد.

قبل از شرح این قسمت الگوریتم، به حرکت رو به بالای حبابی داده‌ها نگاهی می‌کنیم. اجازه دهید حرکت رو به پائین ساده‌تری را بررسی کنیم:

این حرکت رو به پائین در صورتی که هر نود شماره برگ‌های زیر درخت چپش را بداند به سادگی هماهنگ می‌شود. اگر مرتبه عنصر دریافت شده از بالا (که در شمارنده محلی نگهداری می‌شود) از عدد نودهای برگ (به چپ) تجاوز نکند، در این حالت آیتم داده به چپ فرستاده می‌شود. در غیر این صورت به راست می‌رود. توجه کنید که بحث ضمنی بالا فرض می‌کند که داده از چپ به راست در برگ‌ها مرتب شده است. حرکت رو به بالای داده در الگوریتم مرتب سازی بالا می‌تواند به صورت زیر انجام شود که عمل پردازنده از نقطه نظر خودش شرح داده شده است.

در ابتدا، هر برگ یک آیتم داده منفرد دارد و همه دیگر نودها خالی هستند. هر نود خالی فضایی برای ذخیره سازی 2 مقدار دارد، مهاجرت رو به بالا از زیردرختهای چپ و راستش صورت می‌گیرد.

⁵ bubble sort

```

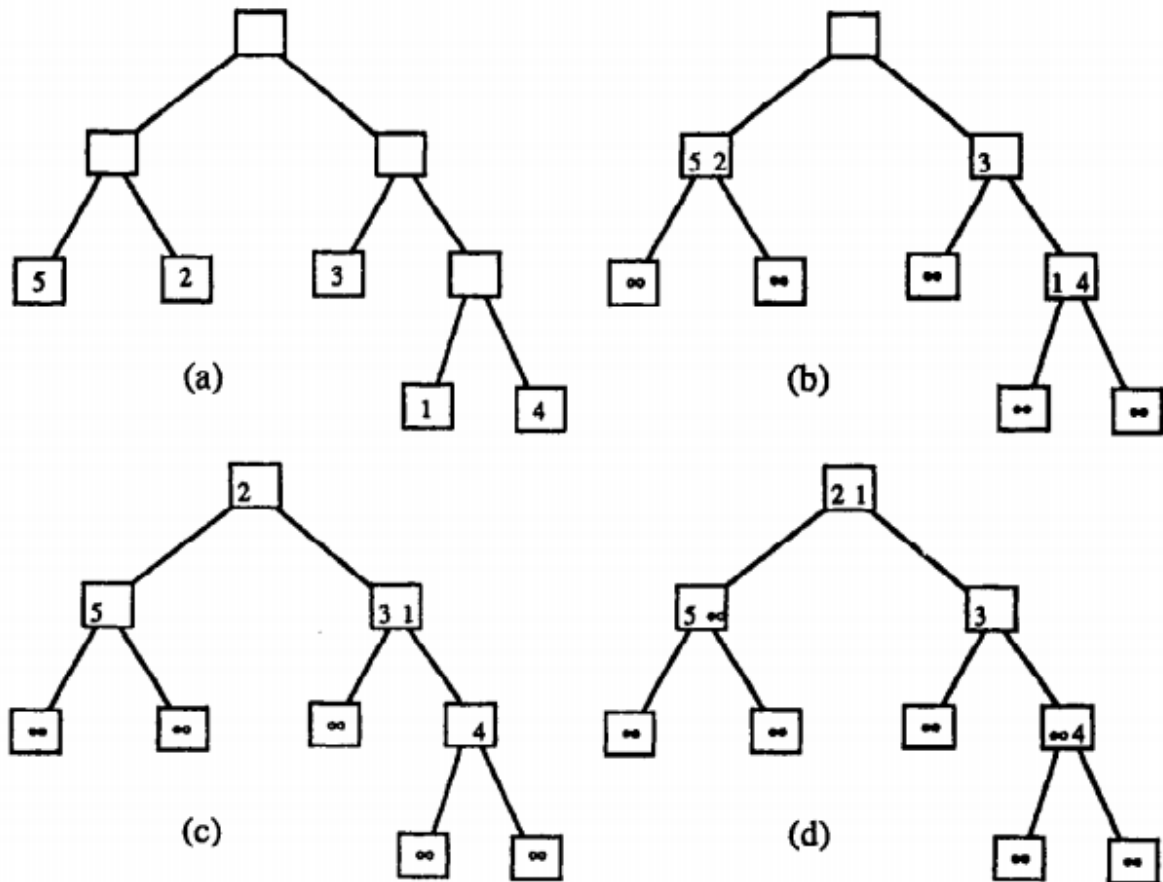
if you have 2 items
then do nothing
else if you have 1 item that came from the left (right)
    then get the smaller item from the right (left) child
    else get the smaller item from each child
endif
endif

```

شکل 2.12 نشان می‌دهد که، در ابتدا گام‌های معدودی از حرکت داده به سمت بالا است (طبق اشاره، وقتی که کوچک‌ترین عنصر در نود ریشه است، آماده شروع حرکت رو به پایین است).

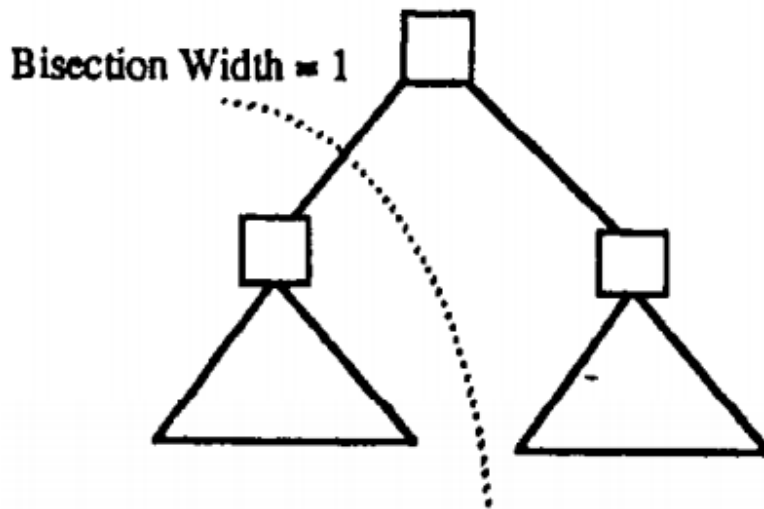
الگوریتم مرتب سازی بالا، برای تعداد عناصری که مرتب شده‌اند، زمان خطی را صرف می‌کند.

ممکن است علاقمند باشیم بدانیم که اگر الگوریتم خیلی کاراتری بخواهد توسعه یابد، گرفتن قطر معماری درخت لگاریتمی است. (یعنی در بدترین حالت، عنصر داده مجبور است $2\lceil \log_2 p \rceil$ گام حرکت کند تا در مکان خودش سورت شود.) پاسخ متاسفانه این است که ما نمی‌توانیم اساساً بهتر از بالا عمل کنیم.



شکل 2. 12. گام‌های محدود الویه از الگوریتم مرتب سازی روی درخت باینری

دلیل مبتنی بر استدلال حد پائین است که در بسیاری از متون بسیار مناسب است. همه آن چیزی که ما نیاز داریم این است که معماری درخت را به 2 بخش مساوی یا تقریباً برابر بخش بندی کنیم. (مرکب از $\left\lfloor \frac{p}{2} \right\rfloor$ یا $\left\lceil \frac{p}{2} \right\rceil$ پردازنده) که برش ارتباط منفرد نزدیک به پردازنده ریشه باشد. (شکل 2.13)



شکل 2. 13 عرض دو بخشی معماری درخت باینری

ما می‌گوییم که "عرض دو بخشی" معماری درخت باینری 1 است. حال در بدترین حالت، نحوه قرارگیری داده‌ها در ابتدا ممکن است طوری باشد که برای مرتب شدن در مکان خودشان، همه مقادیر نیمه چپ (یا راست) درخت باید به نیمه راست (یا چپ) حرکت کنند. از این رو همه عناصر داده باید در طول یک لینک منفرد پاس شوند. اینکه چگونه ما حرکت داده‌ها را سازماندهی می‌کنیم مهم نیست در هر حال برای پاس دادن همه عناصر داده به گلوگاه زمان خطی لازم است.

این مثالی از "دو نیم کردن بر مبنای حد پائین" بود.

2.5 الگوریتم مش دو بعدی

در همه الگوریتم‌های مش دو بعدی ارائه شده در این فصل، ما از الگوریتم‌های آرایه خطی بخش 2.3 به عنوان زیربنا استفاده می‌کنیم. این امر موجب تسهیل الگوریتم‌ها می‌شود اما نه لزوماً کارآمدترین آن‌ها.

معماری‌های مبتنی بر مش و الگوریتم‌های آن‌ها با جزئیات بیشتر در بخش 3 (فصل 9-

12) شرح داده خواهند شد.

محاسبات زنجیره‌ای:

برای اجرای محاسبات زنجیره‌ای در مش دو بعدی، محاسبات زنجیره‌ای را در هر ردیف و سپس در هر ستون انجام دهید. به عنوان مثال، در یافتن مقدار \max مجموعه مقادیر p ، سورت شده در هر پردازنده، ابتدا بیشترین سطرهای محاسبه شده و برای همه پردازنده‌ها در سطر در دسترس قرار داده شده و سپس \max ستون‌ها مشخص می‌شوند. این امر، برطبق نتایج بخش 2.3، $4\sqrt{p} - 4$ گام در یک p پردازنده مش دو بعدی در پی دارد.

پردازش مشابه می‌تواند برای محاسبه مجموع اعداد p استفاده شود.

توجه کنید که در محاسبات زنجیره‌ای در حالت کلی با عملیات غیر جابه جایی پذیر (جابه جایی ناپذیر)، برای اینکه الگوریتم درست کار کند، اعداد p باید در سطر اصلی مرتب شوند.

محاسبات پیشوندی موازی:

مجدداً این امر بسیار ساده است و می‌تواند در 3 فاز انجام شود، فرض کنید که پردازنده‌ها (و مقادیر مرتب شده‌شان) در سطر اصلی شاخص گذاری شده‌اند:

1. محاسبه پیشوندی موازی را در هر سطر انجام دهید.
2. محاسبات کاهش یافته پیشوندی موازی را در سمت راست‌ترین ستون انجام دهید.

3. نتایج را در سمت راست‌ترین ستون به همه عناصر سطرهای مربوطه broadcast کنید و با مقدار ابتدایی پیشوندی سطری محاسبه شده، ترکیب نمایید.



به عنوان مثال در انجام جمع‌های پیشوندی، اولین سطر مجموع پیشوند از چپ به راست محاسبه می‌شود. در این نقطه، پردازنده‌ها در سمت راست‌ترین ستون مجموع سطر را نگه می‌دارند. محاسبه پیشوندی کاهش یافته در آخرین ستون حاصل جمع همه سطری‌های قبلی در هر پردازنده است. ترکیب جمع همه سطری‌های قبلی با حاصل جمع پیشوندی سطر، شامل همه مجموع پیشوند است.

مسیریابی بسته‌ای:

برای مسیریابی بسته داده از پردازنده در سطر R و ستون C به پردازنده در سطر r' و ستون c' ، ابتدا آن را به سطر R و ستون c' هدایت می‌کنیم. سپس آن را در ستون c' از سطر r تا سطر r' هدایت می‌کنیم. این الگوریتم به عنوان "مسیریابی اولین سطر" شناخته می‌شود.

به طور واضح اگر بخواهیم مسیر یابی اولین ستون را اجرا کنیم یا از ترکیب عمودی و افقی گام‌ها برای گرفتن نود مقصد طی کوتاه‌ترین مسیر استفاده کنیم، اگر نودهای مش همانند شکل 2.4 شاخص گذاری شوند، به جای اینکه عبارات شماره‌های سطر و ستون‌ها، ما به سادگی شاخص پردازنده i میانی را که مسیر اولین سطر تعیین کرده بود، مشخص می‌کنیم. مسئله ما به دو مسئله تجزیه شد:

مسیریابی افقی از i تا j و سپس مسیریابی عمودی از j تا k . سپس بسته‌های چند گانه باید بین نودهای مبدا و مقصد مسیریابی شوند.

الگوریتم بالا می‌تواند برای هر بسته مستقلی از دیگران به کار رود. گرچه بسته‌های چندگانه ممکن است برای لینک‌های خروجی در مسیرهایشان یا مقاصد مربوطه رقابت کنند. پردازنده‌ها باید فضای بافر کافی برای ذخیره بسته‌هایی که باید در نقاط (نوبتشان) صبر کنند قبل از شروع فوروارده شدن در ستون، جزئیات در فصل 10 تشریح خواهد شد.

همه پخشي:

همه پخشي در دو فاز انجام می‌شود:

فاز 1: همه پخشي بسته‌ها به همه پردازنده‌ها در نودهاي سطر مبدا و

فاز 2: همه پخشي در همه ستون‌ها.

این امر حداکثر $2\sqrt{p} - 2$ گام دارد. اگر مقادیر چندتایی به وسیله پردازنده، همه پخشي شود سپس حرکت داده موردنیاز می‌تواند به صورت لوله کشي باشد. مثل اینکه هر همه پخشي اضافي نیاز به تنها يك گام اضافي دارد.

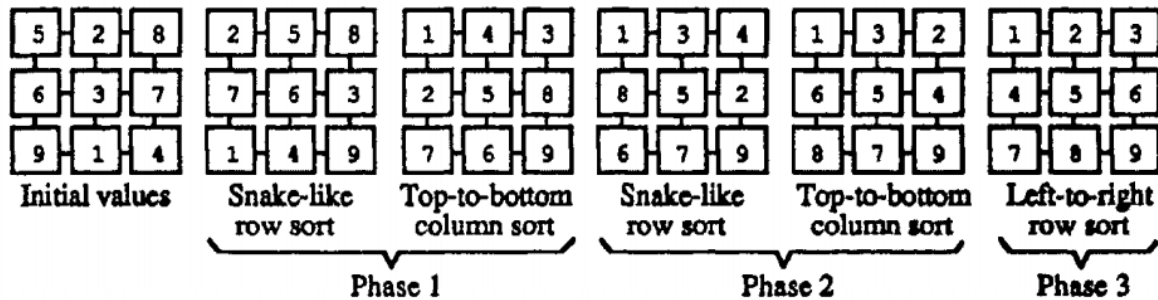
مرتب سازي:

ما بدون ارائه هیچ دلیلي، نسخه ساده‌ای از الگوریتم مرتب سازي را بنام "shortest" توضیح می‌دهیم. دلیل کامل و متغیرهاي کاراتر بیشتر در فصل 9 بیشتر شرح داده خواهند شد.

الگوریتم شامل $\lceil \log_2 r \rceil + 1$ مرحله در مش 2 بعدي با r سطر است. در هر مرحله به جز مرحله آخر، همه سطرها مستقلا مثل مار مرتب می‌شوند:

سطرهاي شماره‌های زوج 2و0 و... از چپ به راست و سطرهاي شماره‌های فرد 1و3 و... از راست به چپ. سپس همه ستون‌ها از بالا به پائین به طور مستقل مرتب می‌شوند.

به عنوان مثال در يك مش 3×3 ، دو مرحله لازم است که در شکل 2.14 نشان داده شده است.



شکل 2. 14 الگوریتم shortest در مش 3*3

در فاز نهایی سطرها مستقلاً از چپ به راست مرتب شده‌اند. چنانچه از قبل می‌دانیم مرتب سازی روی سطر و مرتب سازی روی ستون در مش مربعی p پردازنده \sqrt{p} گام مقایسه - تعویض دارد.

الگوریتم shortest به $(2\lceil \log_2 p \rceil + 1)\sqrt{p}$ گام مقایسه - تعویض برای مرتب کردن در سطر اصلی نیاز دارد.

2.6 الگوریتم‌های با متغیر اشتراکی:

در این بخش مجدداً روی توسعه الگوریتم‌هایی که لزوماً کارا نیستند تمرکز می‌کنیم. معماری‌های متغیر اشتراکی و الگوریتم‌های آنها با جزئیات بیشتر در فصل 5 و 6 خواهند آمد.

محاسبات زنجیره‌ای:

هر پردازنده آیتم‌های داده را از همه پردازنده‌های دیگر می‌گیرد و مستقلاً محاسبات زنجیره‌ای را انجام می‌دهد. بدیهی است که همه پردازنده‌ها با نتایج مشابه تمام خواهند

شد. این دیدگاه بسیار بی فایده است و معماری پیچیده‌ای دارد که در شکل 2.5 آمده است. چون پیچیدگی زمانی خطی الگوریتم، اساساً الگوریتم محاسبات زنجیره‌ای در مقیاسه با معماری آرایه‌ای - خطی ساده‌تر است و از الگوریتم مش دو بعدی بدتر است.

محاسبات پیشوندی موازی:

شبه محاسبات زنجیره‌ای به جز اینکه هر پردازنده تنها آیتم‌های داده را از پردازنده‌های با شاخص‌های (index) کوچکتر می‌گیرد.

مسیریابی بسته‌ای:

بدیهی این دیدگاه، مسیر ارتباطی مستقیم بین هر جفت پردازنده است.

همه پخشی:

به طور جزئی هر پردازنده می‌تواند به طور مستقیم آیتم داده رابه همه پردازنده‌ها بفرستد. در واقع به خاطر این دسترسی مستقیم، همه پخشی نیاز نیست. هر پردازنده از قبل به هر داده‌ای که بخواهد دسترسی دارد.

مرتب سازی:

الگوریتمی که برای مرتب سازی متغیرهای اشتراکی، شرح داده می‌شود، شامل دو مرحله است: رتبه دهی و جایگشت داده.

رتبه دهی شامل تعیین مرتبه مرتبط با هر کلید در لیست مرتب شده نهایی.

اگر هر پردازنده یک کلید نگه دارد، یک بار دیگر رتبه‌ها تعیین می‌شوند، کلید رتبه‌ز که می‌تواند به پردازنده‌ز در مرحله جایگشت داده فرستاده شود، نیاز به یک گام منفرد ارتباط

موازي دارد. پردازنده i مسئول رتبه دهی به کلید خودش x_i است. این امر به وسیله مقایسه x_i با همه کلیدهای دیگر و شمارش اعداد کلیدهایی که از x_i کوچکتر هستند، انجام می‌شوند.

در حالتی که مقادیر کلیدها برابر باشند، شاخص‌های پردازنده برای ساختن رتبه‌های نسبی، استفاده می‌شوند. به عنوان مثال اگر پردازنده 3 و 9 هر دو مقدار کلید 23 را نگه دارند، کلید وابسته به پردازنده 3، برای اهداف رتبه دهی، کوچکتر فرض می‌شود.

باید واضح باشد که هر کلیدی با رتبه y_k تا در محدوده 0 (کلید کوچکتر دیگری وجود ندارد). تا $p-1$ (همه دیگر کلیدهای $p-1$ کوچکتر هستند) می‌تواند باشد.

مجدداً، با وجود اینکه معماری متغیر اشتراکی، پیچیدگی بیشتری در مقایسه با معماری‌های آرایه خطی و درخت باینری دارد، با الگوریتم مرتب سازی بالا در با الگوریتم‌های 3 معاری ساده‌تر، زمان خطی احتیاج دارد.

در بخش 6 خواهیم دید که الگوریتم‌های مرتب سازی با زمان لگاریتمی در حقیقت برای معماری‌های متغیر اشتراکی می‌توانند توسعه یابند که موجب تسریع خطی بیش از الگوریتم‌های ترتیبی می‌شود و برای مرتب کردن n داده، احتیاج به گام‌های مقایسه - تعویض از مرتبه $n \log n$ دارد.